

## DAFTAR GAMBAR

Gambar 2.1 Diagram Blok Proses <i>Watermarking</i> .....	7
Gambar 2.2 <i>Trade-off watermarking</i> .....	9
Gambar 2.3 Sinyal dibagi menjadi beberapa segmen .....	10
Gambar 2.4 Magnitude dan Plot Fasa FFT .....	11
Gambar 2.5 Fasa Absolut .....	11
Gambar 2.6 Sinyal yang dihasilkan dengan <i>Phase Coding</i> .....	12
Gambar 3.1 Diagram Blok Perancangan Sistem .....	14
Gambar 3.2 Diagram Alir proses Penyisipan .....	16
Gambar 3.3 Diagram Alir Proses pengambilan Informasi dan Ambient mode...	18
Gambar 4.1 Hasil MOS dengan Perbandingan Nilai N .....	28