

DAFTAR GAMBAR

Gambar 2.1 Model <i>Neuron</i> (Hermawam, 2006)	6
Gambar 2.2 Arsitektur Layer Tunggal (Hermawan, 2006).....	8
Gambar 2.3 Arsitektur Layer Jamak (Hermawan, 2006).....	9
Gambar 2.4 Arsitektur Layer Kompetitif (Hermawan, 2006)	9
Gambar 2.5 Fungsi Aktivasi <i>Threshold</i> (Sri Kusumadewi, 2004).....	11
Gambar 2.6 Fungsi Aktivasi <i>Sigmoid</i> (Sri Kusumadewi, 2004).....	11
Gambar 2.7 fungsi aktivasi <i>Sigmoid</i> Identitas (Sri Kusumadewi, 2004)	12
Gambar 2.8 Arsitektur Jaringan Backpropagation (Siang, 2004).....	13
Gambar 2.9 Photodiode ^[5]	14
Gambar 2.10 Arduino Mega ^[7]	14
Gambar 2.11 <i>ISD1700</i> ^[4]	15
Gambar 3.1 Diagram Blok Sistem	17
Gambar 3.2 Skematik rangkaian.....	19
Gambar 3.3 Arsitektur JST	20
Gambar 3.4 Diagram alir kerja proses belajar pengenalan pola JST	21
Gambar 3.5 Diagram alir sistem	27