

DAFTAR GAMBAR

Gambar 2. 1	Blok diagram sistem secara umum	7
Gambar 2. 2	Half wave rectifier	12
Gambar 2. 3	Output signal half wave rectifier.....	13
Gambar 2. 4	Full wave rectifier (4 dioda).....	13
Gambar 2. 5	Output signal Full wave rectifier (4 dioda).....	14
Gambar 2. 6	Full wave rectifier (2 dioda).....	15
Gambar 2. 7	Output signal Full wave rectifier (2 dioda).....	16
Gambar 2. 8	Rangkaian Penyearah Voltage Doubler	17
Gambar 2. 9	Cara kerja rangkaian penyearah voltage doubler	18
Gambar 2. 10	Rangkaian penyearah Voltage Tripler	19
Gambar 2. 11	Cara Kerja Rangkaian Penyearah Voltage Tripler.....	19
Gambar 2. 12	Rangkaian penyearah Voltage Quadrupler	20
Gambar 2. 13	Rangkaian Pi Matching.....	21
Gambar 3. 1	Diagram alir perancangan dan realisasi sistem	23
Gambar 3. 2	Model sistem penyearahan RF – DC	24
Gambar 3. 3	Rangkaian penyearah Voltage Quadrupler	26
Gambar 3. 4	Simulasi rangkaian penyearah Voltage Quadrupler.....	28
Gambar 3. 5	Hasil running simulasi NI Multisim 13.0.....	29
Gambar 3. 6	Hasil running simulasi NI Multisim 13.0 pada grapher view	29
Gambar 3. 7	Rectifier Voltage Multiplier dengan menggunakan rangkaian matching	30
Gambar 3. 8	Hasil running rectifier voltage multiplier dengan rangkaian matching.....	31
Gambar 3. 9	<i>Hasil running simulasi NI Multisim 13.0 pada grapher view</i>	<i>31</i>
Gambar 3. 10	Desain PCB dari hasil perancangan skematik.....	32
Gambar 3. 11	Hasil realisasi rangkaian penyearah voltage multiplier	33
Gambar 4. 1	Grafik hasil uji rectifier tanpa rangkaian matching.....	35
Gambar 4. 2	Grafik hasil uji rectifier dengan menggunakan rangkaian matching	36
Gambar 4. 3	Grafik hasil pengukuran rangkaian	38
Gambar 4. 4	Grafik pengukuran kuat arus pada rangkaian.....	39