

Daftar Isi

LEMBAR PERNYATAAN	II
LEMBAR PENGESAHAN.....	III
ABSTRAK	IV
ABSTRACT	V
LEMBAR PERSEMBAHAN	VI
UCAPAN TERIMA KASIH.....	VII
KATA PENGANTAR	IX
DAFTAR ISI.....	X
DAFTAR SINGKATAN	XII
DAFTAR ISTILAH	XIII
PENDAHULUAN.....	1
1.1 LATAR BELAKANG.....	1
1.2 PERUMUSAN MASALAH	1
1.3 BATASAN MASALAH	1
1.4 TUJUAN	2
1.5 HIPOTESIS	2
1.6 METODE PENELITIAN	2
1.7 SISTEMATIKA PENULISAN	2
TINJAUAN PUSTAKA	4
2.1 ORTHOGONAL FREQUENCY DIVISION MULTIPLE ACCESS (OFDMA)	4
2.2 RESOURCE ALLOCATION PADA OFDMA	6
2.3 ALGORITMA PENJADWALAN	7
1.8 MAXIMUM SNR	7
2.4 RAYLEIGH FADING CHANNEL	7
2.5 ADDITIVE WHITE GAUSSIAN NOISE (AWGN) CHANNEL.....	8
2.6 MAPPER MODULASI	9
2.6.1 Mapper QPSK	9
2.6.2 Mapper 16 QAM	10
2.7 IMPLEMENTASI METODE <i>DYNAMIC SUBCARRIER ALLOCATION</i> (DSA)	10
2.8 SIGNAL TO NOISE RATIO (SNR).....	12
2.9 BIT ERROR RATE (BER)	12
2.10 THROUGHPUT.....	13
PERANCANGAN SISTEM DAN SIMULASI	14
3.1 ALUR PERANCANGAN SISTEM	14
3.2 PEMODELAN SISTEM	15
3.3 PENGECEKAN KONDISI KANAL	16
3.3.1 Multipath Fading.....	16
3.3.2 Additive White Gaussian Noise (AWGN).....	17
3.4 SIGNAL NOISE TO RATIO (SNR).....	17
3.5 PENJADWALAN MENGGUNAKAN ALGORITMA <i>MAXIMUM SNR</i>	18
3.6 LAJU BIT MAKSIMUM	20
3.7 BIT ERROR RATE (BER)	20
3.8 IMPLEMENTASI METODE <i>DYNAMIC SUBCARRIER ALLOCATION</i> (DSA)	21
3.9 PARAMETER SIMULASI.....	21

3.10	SKENARIO PENGUJIAN	22
3.10.1	Skenario Pengujian nilai BER.....	22
3.10.2	Skenario Pengujian nilai Throughput	22
3.10.3	Skenario Pengujian Laju Bit Maksimum.....	22
ANALISIS HASIL SIMULASI.....		23
4.1	NILAI SIGNAL TO NOISE RATIO (SNR).....	23
4.2	BIT ERROR RATE (BER)	24
4.3	ALOKASI BIT TIAP SUBCARRIER.....	25
4.4	THROUGHPUT.....	25
4.5	LAJU BIT MAKSIMUM.....	26
PENUTUP.....		28
5.1	KESIMPULAN	28
5.2	SARAN	28
DAFTAR PUSTAKA		29
LAMPIRAN.....		31