

DAFTAR GAMBAR

	hal
Gambar 2.1	Konflik Primer dan Konflik Sekunder Pada Simpang Empat..... 8
Gambar 2.2	Jenis Dasar Konflik..... 11
Gambar 2.3	Salah Satu <i>Development Board</i> Milik <i>Xilinx</i> 17
Gambar 2.4	Arsitektur FPGA..... 18
Gambar 2.5	CLB dan Interkoneksi yang Dapat Diprogram..... 18
Gambar 2.6	Proses Pemrograman..... 19
Gambar 3.1	Skematik Perangkat..... 22
Gambar 3.2	Diagram Alir Perancangan Sistem..... 23
Gambar 3.3	Persimpangan Jalan Soekarno Hatta – Jalan Jend. Ibrahim Adjie... 25
Gambar 3.4	Hierarchy Sistem Pengendalian Lampu Lalu Lintas..... 31
Gambar 3.5	Simulation..... 31
Gambar 3.6	Simulasi Blok Keyboard..... 32
Gambar 3.7	Simulasi Blok Jumlah..... 33
Gambar 3.8	Simulasi Blok Pilih Traffic Light..... 33
Gambar 3.9	Simulasi Blok Traffic Light..... 34
Gambar 3.10	Simulasi Blok Bagi..... 34
Gambar 3.11	Simulasi Blok Hijau..... 35

Gambar 3.12	Simulasi Blok Traffic Light Controller.....	35
Gambar 3.13	<i>Synthesize and Implement Design</i>	39
Gambar 3.14	Simulasi RTL <i>Schematic</i>	40
Gambar 3.15	GXTEST dan GXSLOAD.....	40
Gambar 4.1	Diagram Alir Proses Desain FPGA.....	42
Gambar 4.2	<i>Design Entry</i> Rangkaian.....	43
Gambar 4.3	Tampilan <i>Package</i> dari Pin-Pi I/O pada FPGA.....	43
Gambar 4.4	Tampilan Blok <i>Traffic Light Controller</i> Hasil Sintesis.....	44
Gambar 4.5	Tampilan Blok <i>Traffic Light Controller</i>	44