

DAFTAR ISTILAH

Bit

Binary Digit yang merupakan bagian terkecil dari data digital, direpresentasikan dengan nilai '1' dan '0'.

CLB

Configurable Logic Block merupakan kumpulan dari slice yang identik.

Clock

Sederetan pulsa detak yang terdiri dari bit '1' dan '0' yang menjadi pemicu rangkaian.

Delay

Waktu tunda yang terjadi pada pengolahan sistem tertentu.

Flowchart

Skema aliran suatu program maupun sistem yang akan dijalankan.

FPGA

Programmable Logic Device (PLD) yang dibangun dari sekumpulan sel fungsi logika dasar yang dapat diprogram.

Hardwire

Untuk menerapkan melalui sirkuit logika terhubung secara permanen dalam komputer sehingga tidak berubah dengan pemrograman.

Slices

Bagian dasar dari FPGA yang tersusun dari *LookUpTable*, *FunctionGenerator*, dan *flip – flop* dan dapat diatur sehingga dapat melakukan fungsi tertentu.

VHDL