

DAFTAR GAMBAR

Gambar 2.1	Komponen Utama PLC.....	7
Gambar 2.2	Diagram Blok <i>Communication Interface</i>	8
Gambar 2.3	Proses Scanning PLC.....	9
Gambar 2.4	Ladder Diagram.....	10
Gambar 2.5	Normally Open.....	10
Gambar 2.6	Normally Close.....	11
Gambar 2.7	Coil.....	11
Gambar 2.8	Negative Coil.....	11
Gambar 2.9	Diagram OR.....	12
Gambar 2.10	Diagram AND.....	12
Gambar 2.11	Diagram ORLOAD.....	13
Gambar 2.12	Diagram ANDLOAD.....	13
Gambar 2.13	Code Structure Bahasa Java	14
Gambar 2.14	Board STM32F4-Discovery.....	16
Gambar 2.15	Blok Diagram STM32F40xx.....	17
Gambar 3.1	Diagram Blok Sistem.....	18
Gambar 3.2	Diagram Alir Pengerjaan Sistem.....	19
Gambar 3.3	Diagram Alir Sistem Perangkat Lunak.....	21
Gambar 3.4	Tampilan Awal Pemrograman Java	22
Gambar 3.5	Tampilan Saat Mulai Merancang Ladder Diagram.....	22
Gambar 3.6	Contoh Hasil Perancangan Ladder Diagram dengan Logika AND.....	26
Gambar 3.7	Diagram Alir Proses Konversi Penyimpanan Ladder Diagram .net ke .txt.....	27
Gambar 3.8	Proses Konversi Penyimpanan Ladder Diagram .net ke .txt.....	28
Gambar 3.9	Diagram Alir Proses Compile Program.....	29
Gambar 3.10	Opcode untuk Instruksi AND.....	30
Gambar 4.1	Uji Coba Instruksi AND	32
Gambar 4.2	Uji Coba Instruksi Sederhana AND pada Osiloskop.....	33
Gambar 4.3	Uji Coba Instruksi OR.....	34
Gambar 4.4	Uji Coba Instruksi Sederhana OR pada Osiloskop.....	35
Gambar 4.5	Uji Waktu Tunda Input Digital.....	36
Gambar 4.6	Uji Waktu Tunda Output Digital.....	37