

KATA PENGANTAR



Assalaamualaikum Warahmatulloh Wabarakaatuh

Alhamdulillah, puji sukur penulis panjatkan kehadiran Allah SWT, yang telah memberikan hidayah, rahmat, inayah serta limpahan berkah-Nya pada penulis sehingga dapat menyelesaikan Tugas Akhir yang berjudul : “**PERANCANGAN DAN IMPLEMENTASI PROGRAMABLE LOGIC CONTROLLER (PLC) SEDERHANA BERBASIS FIELD PROGRAMABLE GATE ARRAY (FPGA)**”, yang disusun sebagai persyaratan menempuh sidang Tugas akhir pada Program Studi Sarjana Teknik Elektro Institut Teknologi Telkom Bandung.

Perancangan yang dilakukan dalam tugas akhir ini adalah merancang *prototype* sistem PLC (*Programmable Logic Controller*) sederhana menggunakan pengkodean VHDL dan diimplementasikan pada FPGA (*Field Programmable Gate Array*).

Tugas akhir ini tentu masih jauh dari sempurna. Maka dari itu penulis mengharapkan kritik dan saran dari seluruh pihak agar tercapainya sasaran, tujuan serta manfaat terselesaikannya Tugas Akhir ini. Saran dan kritik dapat didiskusikan melalui email penulis h_p_rahadi@yahoo.com

Akhirnya semoga Tugas Akhir ini bisa memberikan manfaat kepada semua pihak

Wassalamuallaikum Warahmatulloh Wabarakaatuh

Bandung, Juni 2013

Penulis