

LAMPIRAN A .....	A
LAMPIRAN B .....	B

## DAFTAR GAMBAR

Gambar 2.1 Skematik <i>power supply</i> PLC RAPID .....	4
Gambar 2.2 Skematik CPU PLC RAPID.....	5
Gambar 2.3 Peta memori .....	6
Gambar 2.4 Area memori .....	7
Gambar 2.5 <i>Series connection</i> .....	10
Gambar 2.6 <i>Pareallel connection</i> .....	10
Gambar 2.7 <i>Multipoint ground</i> .....	11
Gambar 2.8 <i>Hybrid Ground</i> .....	11
Gambar 2.9 <i>Hybrid Ground</i> .....	12
Gambar 2.10 sumber AC ketika di hubungkan ke Hardware ground .....	12
Gambar 2.11 <i>Power</i> dan <i>ground</i> pada satu lapisan .....	13
Gambar 2.12 <i>Ground grid</i> .....	13
Gambar 2.13 <i>Ground ring</i> .....	14
Gambar 2.14 <i>Ground plane</i> .....	14
Gambar 3.1 Diagram blok PLC .....	16
Gambar 3.2 Cara Kerja PLC .....	16
Gambar 3.3 Diagram blok system pengujian .....	17
Gambar 3.4 Diagram alir perencanaan system .....	18
Gambar 3.5 Diagram blok pengukuran ADC .....	19
Gambar 3.6 Diagram blok pengukuran <i>input</i> .....	20
Gambar 3.7 Diagram blok pengujian <i>output</i> .....	20

Gambar 3.8 Diagram blok pengujian DAC .....	20
Gambar 3.9 Diagram blok pengujian <i>power supply</i> .....	21
Gambar 3.10 Diagram blok pengujian tegangan dan arus .....	22
Gambar 4.1 Pengujian <i>port input</i> (a) konfigurasi pengujian <i>port input</i> (b) led indikator pada CIO_0_01 menyala (c) hasil pengukuran CIO_0_01 pada <i>power supply</i> .....	24
Gambar 4.2 Pengujian relay (a) Dengan tegangan AC (b) Dengan tegangan DC .....	26
Gambar 4.3 <i>Header</i> ADC .....	28
Gambar 4.4 Pengujian ADC .....	28
Gambar 4.5 Kelinieran <i>input</i> analog .....	30
Gambar 4.6 Kelinieran <i>ouput</i> analog .....	33
Gambar 4.7 Pengujian tegangan pada (a) VSK-S25-24U (b) TPS77633 (c) LM2596 .....	35
Gambar 4.8 Keluaran pada blok <i>power supply</i> .....	36
Gambar 4.9 Tegangan, arus, dan daya .....	37
Gambar 4.10 PCB pada <i>power supply</i> .....	38
Gambar 4.11 PCB bagian <i>input output</i> .....	38
Gambar 4.12 PCB bagian CPU .....	39
Gambar 4.13 Vcc dan Ground dalam satu layer .....	39