

DAFTAR GAMBAR

I

Gambar 2.1 Diagram Blok Proses Watermarking.....	7
Gambar 3.1 Desain Sistem Secara Umum.....	15
Gambar 3.2 Diagram Alir Proses Penyisipan.....	16
Gambar 3.3 Diagram Alir Proses Ekstraksi.....	23
Gambar 4.1 Data <i>Watermark</i> Citra Hitam Putih.....	29
Gambar 4.2 Pengaruh nilai Δ terhadap BER Dengan 2 ruang penyisipan.....	31
Gambar 4.3 Pengaruh nilai Δ terhadap BER Dengan 4 ruang penyisipan.....	31
Gambar 4.3 Pengaruh nilai Δ terhadap SNR Dengan 2 ruang penyisipan.....	33
Gambar 4.3 Pengaruh nilai Δ terhadap SNR Dengan 4 ruang penyisipan.....	33
Gambar 4.5 Pengaruh nilai Δ terhadap ODG Dengan 2 ruang penyisipan.....	30
Gambar 4.6 Pengaruh nilai Δ terhadap ODG Dengan 2 ruang penyisipan.....	31
Gambar 4.7 Nilai MOS audio ter <i>watermark</i>	37