

## KATA PENGANTAR

Puji syukur penulis panjatkan kehadirat Tuhan Yang Maha Esa atas karunia dan limpahan rahmat-Nya, penulis dapat menyelesaikan Tugas Akhir dengan judul : “IMPLEMENTASI IFFT 64 TITIK MENGGUNAKAN RADIKS-4 PADA FPGA” , yang disusun sebagai persyaratan guna mengikuti Sidang Tugas Akhir Program Studi S1 Teknik Telekomunikasi Universitas Telkom Bandung.

Penelitian di dalam Tugas Akhir ini mengenai Implementasi IFFT 64 titik dengan menggunakan algoritma radiks-4 berbasis bahasa pemrograman VHDL pada FPGA (*Field Programmable Gate Array*).

Penulis menyadari bahwa Laporan Tugas Akhir ini masih jauh dari sempurna, sehingga penulis mengharapkan pembaca ikut serta dalam memberikan saran dan kritik agar dapat mencapai tujuan terselesaikannya Laporan ini. Saran dan kritik dapat disampaikan melalui email penulis [khairul.anas@gmail.com](mailto:khairul.anas@gmail.com).

Semoga Laporan Tugas Akhir ini dapat bermanfaat khususnya bagi penulis, pembaca, dan Kampus Universitas Telkom pada umumnya.

Bandung, November 2017

Penulis