

**IMPLEMENTASI FFT 64 TITIK MENGGUNAKAN RADIX 4 PADA  
FPGA**

*IMPLEMENTATION FFT 64 POINT USING RADIX 4 ON FPGA*

**TUGAS AKHIR**

Disusun dalam rangka memenuhi persyaratan untuk menyelesaikan Program Studi  
Strata 1 Teknik Telekomunikasi

**Disusun oleh :**

**RAHADIAN SUSANDI**

**1101134399**



**PROGRAM STUDI S1 TEKNIK TELEKOMUNIKASI**

**FAKULTAS TEKNIK ELEKTRO**

**UNIVERSITAS TELKOM**

**2017**