

DAFTAR GAMBAR

Gambar 2. 1 SWT dengan 2 level filter bank.....	11
Gambar 2. 2 SWT filters	11
Gambar 2. 3 Cepstrum Kompleks b) Inverse cepstrum Kompleks.....	12
Gambar 2. 4 Blok Diagram Statistical Mean Manipulation	14
Gambar 3. 1 Skema umum rancangan sistem	17
Gambar 3. 2 Proses watermark	18
Gambar 3. 3 Proses Compressive Sampling.....	19
Gambar 3. 4 Diagram Blok Embedding.....	19
Gambar 3. 5 Proses Penambahan bit sinkronisasi.....	20
Gambar 3. 6 Diagram blok Extraction.....	21
Gambar 3. 7 Proses Deteksi Sinkronisasi	22
Gambar 3. 8 Halaman GUI	26
Gambar 4. 1 Citra biner 8x18.....	27
Gambar 4. 2 Grafik pengaruh ukuran level decomposition terhadap ODG,SNR, BER dan C	31
Gambar 4. 3 Grafik pengaruh ukuran Nframe terhadap ODG,SNR, BER dan C.	32
Gambar 4. 4 Grafik pengaruh ukuran threshold terhadap ODG, SNR, BER dan C	33
Gambar 4. 5 Grafik pengaruh ukuran alfa terhadap ODG, SNR, BER dan C.....	34
Gambar 4. 6 Grafik pengaruh ukuran nblock terhadap ODG, SNR,BER dan C..	35
Gambar 4. 7 Grafik pengaruh ukuran Nbsi terhadap ODG, SNR,BER dan C	36
Gambar 4. 8 Grafik pengaruh ukuran alfass terhadap ODG, SNR, BER dan C...	37
Gambar 4. 9 Grafik penilain MOS.....	45