

## DAFTAR ISI

<b>LEMBAR PENGESAHAN .....</b>	i
<b>ABSTRAK .....</b>	iii
<b>ABSTRACT .....</b>	iv
<b>KATA PENGANTAR .....</b>	v
<b>UCAPAN TERIMAKASIH .....</b>	vi
<b>DAFTAR ISI .....</b>	viii
<b>DAFTAR GAMBAR .....</b>	xi
<b>DAFTAR TABEL .....</b>	xii
<b>DAFTAR SINGKATAN .....</b>	xiii
<b>DAFTAR LAMPIRAN .....</b>	xiv
<b>BAB I .....</b>	1
<b>PENDAHULUAN .....</b>	1
<b>1.1 Latar Belakang .....</b>	1
<b>1.2 Tujuan Penelitian .....</b>	2
<b>1.3 Rumusan Masalah .....</b>	2
<b>1.4 Batasan Masalah .....</b>	2
<b>1.5 Metode Penelitian .....</b>	3
<b>1.6 Sistematika Penulisan .....</b>	4
<b>BAB II .....</b>	5
<b>TEORI PENUNJANG .....</b>	5
<b>2.1 Passive Optical Network (PON) .....</b>	5
<b>2.2 Gigabit Capable Passive Optical Network (GPON) .....</b>	5
<b>2.2.1 Prinsip Kerja GPON .....</b>	6
<b>2.2.2 Komponen GPON .....</b>	6
<b>2.2.3 Spesifikasi Layanan GPON .....</b>	12
<b>2.3 Pengertian FTTX .....</b>	13
<b>2.4 Fiber to the Building (FTTB) .....</b>	14
<b>2.5 Parameter Perancangan .....</b>	15

2.5.1	<b>Perhitungan Daya Sinyal (<i>Power Budget</i>)</b> .....	16
2.5.2	<b>Signal to Noise Ratio (SNR)</b> .....	16
2.5.3	<b><i>Q-factor</i></b> .....	17
2.5.4	<b>Bit Error Rate (BER)</b> .....	18
2.5.5	<b>Rise Time Budget (RTB)</b> .....	18
<b>BAB III</b>	.....	20
<b>PERANCANGAN JARINGAN FTTB DI MALL CIHAMPELAS WALK</b> .....		20
3.1	<b>Diagram Alir Penelitian</b> .....	20
3.2	<b>Penentuan Lokasi</b> .....	21
3.3	<b>Pengumpulan Data</b> .....	22
3.3.1	<b>Penentuan titik jaringan</b> .....	22
3.4	<b>Perancangan <i>Fiber to Building</i></b> .....	25
3.4.1	<b>Penentuan Teknologi</b> .....	27
3.4.2	<b>Skenario Uji Kelayakan</b> .....	27
3.4.3	<b>Kebutuhan perangkat</b> .....	28
3.5	<b>Perhitungan Parameter Sistem</b> .....	31
3.5.1	<b>Perhitungan Link Power Budget</b> .....	31
3.5.2	<b>Perhitungan Rise Time Budget (RTB)</b> .....	33
3.5.3	<b>Perhitungan SNR, BER dan Q-factor</b> .....	35
3.6	<b>Setup Simulasi</b> .....	36
<b>BAB IV</b>	.....	40
<b>ANALISIS UJI KELAYAKAN PERANCANGAN FTTB DI MALL CIHAMPELAS WALK</b> .....		40
4.1	<b>Analisis Kelayakan Sistem Pada Sisi <i>Downstream</i></b> .....	40
4.1.1	<b>Link Power Budget (LPB)</b> .....	40
4.1.2	<b>Rise Time Budget (RTB)</b> .....	41
4.1.3	<b>Parameter <i>Q-factor</i></b> .....	41
4.1.4	<b>Parameter BER</b> .....	42
4.1.5	<b>Analisis Perbandingan Hasil Simulasi dan Perhitungan Empiris Pada Sisi <i>Downstream</i></b> .....	43
4.2	<b>Analisis Kelayakan Sistem Pada Sisi <i>Upstream</i></b> .....	43
4.2.1	<b>Link Power Budget (LPB)</b> .....	43
4.2.2	<b>Rise Time Budget (RTB)</b> .....	44

<b>4.2.3</b>	<b>Parameter <i>Q-Factor</i></b> .....	45
<b>4.2.4</b>	<b>Parameter BER</b> .....	45
<b>4.2.4</b>	<b>Perbandingan Hasil Simulasi dan Perhitungan Empiris Pada Sisi <i>Upstream</i></b> .....	46
<b>BAB V</b>	.....	48
<b>5.1</b>	<b>Kesimpulan</b> .....	48
<b>5.2</b>	<b>Saran</b> .....	48
<b>DAFTAR PUSTAKA</b>	.....	49
<b>LAMPIRAN A</b> .....		1