

DAFTAR TABEL

Tabel 2. 1 Perbedaan AM & FM [14]	7
Tabel 2. 2 Perbedaan Verilog dan VHDL [21]	15
Tabel 3. 1 Spesifikasi FPGA [22]	19
Tabel 3. 2 Contoh penambahan bit pada <i>sample</i>	35
Tabel 4. 1 Utilisasi FPGA	40