

DAFTAR GAMBAR

Gambar 2.1 End-to-end framework pada modul millimeter wave [9].....	6
Gambar 2.2 Class Diagram pada Modul 5G Millimeter Wave [5].....	7
Gambar 2.3 Struktur Frame dan Subframe pada Modul Millimeter Wave [5].....	8
Gambar 2.4 Blok Sistem Komunikasi LTE dan 5G NR [12]	10
Gambar 2.5 Arsitektur 5G Non-Standalone [22].....	11
Gambar 2.6 Arsitektur EPC [4].....	11
Gambar 2.7 Arsitektur VoIP [13].	12
Gambar 2.8 Korelasi Nilai R Faktor dan MOS [16].	20
Gambar 3.1 Flowchart Penelitian.....	24
Gambar 3.2 Topologi Jaringan.....	25
Gambar 3.3 Diagram Alir Sistem	26
Gambar 4.1 Perbandingan Hasil Simulasi Throughput Akibat Perubahan Jumlah UE. ...	32
Gambar 4.2 Perbandingan Hasil Simulasi Throughput Akibat Perubahan Kecepatan UE.	33
Gambar 4.3 Perbandingan Hasil Simulasi Delay Akibat Perubahan Jumlah UE.	34
Gambar 4.4 Perbandingan Hasil Simulasi Delay Akibat Perubahan Kecepatan UE.	35
Gambar 4.5 Perbandingan Hasil Simulasi Jitter Akibat Perubahan Jumlah UE.	36
Gambar 4.6 Perbandingan Hasil Simulasi Jitter Akibat Perubahan Kecepatan UE.....	36
Gambar 4.7 Perbandingan Hasil Simulasi Throughput Akibat Perubahan Jumlah UE. ...	38
Gambar 4.8 Perbandingan Hasil Simulasi Throughput Akibat Perubahan Kecepatan UE.	39
Gambar 4.9 Perbandingan Hasil Simulasi Delay Akibat Perubahan Jumlah UE.	40
Gambar 4.10 Perbandingan Hasil Simulasi Delay Akibat Perubahan Kecepatan UE.	41
Gambar 4.11 Perbandingan Hasil Simulasi Jitter Akibat Perubahan Jumlah UE.	42
Gambar 4.12 Perbandingan Hasil Simulasi Jitter Akibat Perubahan Kecepatan UE.....	43

