

**SIMULATION SCRAMBLER AND DESCRAMBLER IEEE
802.16D STANDARD USING VHDL**

FINAL PROJECT

*Created To Meet One Of Terms Get a Degree Associate Expert
At the Department of Telecommunication Engineering Academy Telkom Jakarta*

Written By :

RIZKY PRISTIawan

11120050



AKADEMI TELKOM JAKARTA

Solution for better Career in ICT

**TELECOMMUNICATION ENGINEERING DEPARTEMENT
JAKARTA
2015**

**SIMULASI SCRAMBLER DAN DESCRAMBLER STANDAR
IEEE 802.16D MENGGUNAKAN VHDL**

PROYEK AKHIR

*Dibuat Untuk Memenuhi Salah Satu Syarat Mendapatkan Gelar Ahli Madya
Pada Jurusan Teknik Telekomunikasi Akademi Telkom Jakarta*

Disusun Oleh :

RIZKY PRISTIAWAN

11120050



AKADEMI TELKOM JAKARTA

Solution for better Career in ICT

**JURUSAN TEKNIK TELEKOMUNIKASI
AKADEMI TELKOM JAKARTA
2015**

HALAMAN PENGESAHAN

PROYEK AKHIR

**SIMULASI SCRAMBLER DAN DESCRAMBLER STANDAR IEEE 802.16D
MENGUNAKAN VHDL**

Oleh :

Rizky Pristiawan

11120050

Telah dipertahankan didepan Tim Penguji
Pada 13 Agustus 2015

Susunan Tim Penguji

Pembimbing 1,

IR Nur Rachmad. MT
NIK.7600604

Penguji 1,

Penguji 2,

Penguji 3,

Ade Nurhayati, ST., MT
NIK.7790261

Suyatno Budiharjo, ST.,MT
NIK.8730283

Yus Natali, ST.,MT
NIK.8770285

**Diterima dan dinyatakan memenuhi syarat kelulusan pada :
Agustus 2015 (SIDANG)
Di Jakarta**

HALAMAN PENGESAHAN

PROYEK AKHIR

**SIMULASI SCRAMBLER DAN DESCRAMBLER STANDAR
IEEE 802.16D MENGGUNAKAN VHDL**

Oleh :

Rizky Pristiawan

11120050

Proyek Akhir ini telah diterima dan disahkan guna mencapai gelar
Ahli Madya dalam bidang Teknik Telekomunikasi

Pada

**JURUSAN TEKNIK TELEKOMUNIKASI
AKADEMI TEKNIK TELEKOMUNIKASI JAKARTA**

Disahkan Oleh :

Pembimbing,

IR.Nur Rachmad, MT

NIK. 7600604

PERNYATAAN BEBAS PLAGIARISME

Saya yang bertanda tangan di bawah ini :

Nama : **RIZKY PRISTIAWAN**

NIM : 11120050

Menyatakan dengan sesungguhnya bahwa Tugas Akhir dengan Judul :

SIMULASI SCRAMBLER DAN DESCRAMBLER STANDAR IEEE 802.16D MENGUNAKAN VHDL

yang saya buat ini adalah hasil karya saya sendiri, dan bukan merupakan duplikasi, serta tidak mengutip sebagian atau seluruhnya karya orang lain, kecuali yang telah disebutkan sumbernya dan sesuai dengan batasan serta tata cara pengutipan. Apabila didapati pelanggaran atas pernyataan saya ini, maka saya bersedia menerima sanksi sesuai peraturan yang berlaku di Akademi Telkom Jakarta.

2015

Jakarta, Agustus

PRISTIAWAN

RIZKY

HALAMAN PERNYATAAN PERSETUJUAN PUBLIKASI PROYEK AKHIR UNTUK KEPENTINGAN AKADEMIS

Sebagai civitas akademik Akademi Telkom Jakarta, saya yang bertanda tangan di bawah ini:

Nama : **Rizky Pristiawan**

NIM : 11120050

Program Studi : Teknik Telekomunikasi

Jenis karya : Proyek Akhir

Demi pengembangan ilmu pengetahuan, menyetujui untuk memberikan kepada Akademi Telkom Jakarta Hak Bebas Royalti Noneksklusif (Non-exclusive Royalty-Free Right) atas karya ilmiah penulis yang berjudul :

SIMULASI SCRAMBLER DAN DESCRAMBLER STANDAR IEEE 802.16D MENGUNAKAN VHDL

Dengan Hak Bebas Royalti Noneksklusif ini Akademi Telkom Jakarta berhak menyimpan, mengalihmedia/formatkan, mengelola dalam bentuk pangkalan data (database), merawat, dan mempublikasikan proyek akhir penulis selama tetap mencantumkan nama saya sebagai penulis/pencipta dan sebagai pemilik Hak Cipta.

Demikian pernyataan ini saya buat dengan sebenarnya.

Jakarta, Agustus 2015

Yang menyatakan,

Rizky Pristiawan