

DAFTAR GAMBAR

Gambar II.1 Arsitektur SDN	5
Gambar III.1 Model Konseptual	12
Gambar III.2 Sistematika Penyelesaian Masalah.....	13
Gambar IV.1 Flowchart Rancangan Sistem.....	17
Gambar IV.2 Rancangan Topologi Jaringan.....	18
Gambar V.1 Topologi Jaringan pada Mininet.....	23
Gambar V.2 Hasil Uji Konektivitas	24
Gambar V.3 Hasil Tes Koneksi H1 ke H5	25
Gambar V.4 Hasil Tes Koneksi H1 ke H5	25
Gambar V.5 Hasil Pembuatan <i>Slice</i>	31
Gambar V.6 Hasil Konfigurasi <i>Flowspace</i>	32
Gambar V.7 Hasil Uji Fungsionalitas	32
Gambar V.8 Hasil Tes Koneksi H1 ke H6.....	33
Gambar V.9 Perbandingan Penggunaan CPU.....	40
Gambar V.10 Perbandingan Penggunaan <i>Memory</i>	41