

Desain dan Implementasi IDFT (*Inverse Discrete Fourier Transform*) pada FPGA

Design and Implementation IDFT(Inverse Discrete Fourier Transform) to FPGA

Diajukan sebagai salah satu syarat untuk memperoleh gelar
Sarjana Teknik Jurusan pada Teknik Elektro
Sekolah Tinggi Teknologi Telkom

OLEH :

ALI WARDANA
111020149



STITELKOM

Jurusan Teknik Elektronika
Sekolah Tinggi Teknologi Telkom
Bandung
2007