

**IMPLEMENTASI DAN ANALISIS *CAPTURE RANGE* DAN
LOCK RANGE PADA PLL (*PHASE LOCKED LOOP*)**

**(*IMPLEMENTATION AND ANALYSIS OF CAPTURE RANGE AND
LOCK RANGE IN PLL (PHASE LOCKED LOOP)*)**

TUGAS AKHIR

Disusun dalam rangka memenuhi syarat menyelesaikan pendidikan
pada Program Sarjana Teknik Elektro Telekomunikasi
Sekolah Tinggi Teknologi Telekomunikasi

Disusun Oleh:

WULAN EKA DALU

1 1 1 0 3 0 0 9 5



SEKOLAH TINGGI TEKNOLOGI TELKOM

JURUSAN TEKNIK ELEKTRO

BANDUNG

2007