

**PERANCANGAN DAN IMPLEMENTASI KRIPTOGRAFI ALGORITMA A5/1
BERBASIS FIELD PROGRAMMABLE GATE ARRAY (FPGA)**

*DESIGN AND IMPLEMENTATION OF A5/1 CRYPTOGRAPHY ALGORITHM BASED
ON FIELD PROGRAMMABLE GATE ARRAY (FPGA)*

TUGAS AKHIR

Disusun untuk memenuhi syarat menyelesaikan pendidikan
Program Strata-1 (S1) Teknik Elektro
Sekolah Tinggi Teknologi Telkom

Oleh :

AHMAD QURTHOBI

111030120



**DEPARTEMEN TEKNIK ELEKTRO
SEKOLAH TINGGI TEKNOLOGI TELKOM
BANDUNG**

2007