

DAFTAR ISI

	Halaman
Halaman Judul	
Lembar Pengesahan	ii
Halaman Pernyataan Orisinilitas	iii
Lembar Persembahan	iv
Abstrak	v
Abstract	vi
Kata Pengantar	vii
Ucapan Terimakasih	viii
Daftar Isi	ix
Daftar Gambar	xi
Daftar Tabel	xiii
Daftar Istilah	xv
Daftar Lampiran	xvi
BAB I PENDAHULUAN	
1.1 Latar Belakang	1
1.2 Rumusan Masalah	2
1.3 Tujuan Penelitian	2
1.4 Batasan Masalah	2
1.5 Metodologi Penelitian	3
1.6 Sistematika Penulisan	3
BAB II DASAR TEORI	
2.1 Sejarah Loran	5
2.2 Dasar Teori Loran	5
2.3 Komponen dari Sistem Loran	7
2.4 Cara Kerja Sistem Loran	8
2.5 Cara Penentuan Posisi	10
2.6 Servis Dasar	12
2.7 Demultipleksing	13
2.8 Filter Analog	13

2.8.1 Band Pass Filter	15
2.8.2 Narrowband Resonator Gandeng	15
2.9 Impedance Matching	18
BAB III PERANCANGAN DEMULTIPLEKSING	
3.1 Spesifikasi Perangkat Loran-C	20
3.2 Spesifikasi Band-Pass Filter	20
3.3 Perancangan Band-Pass Filter	23
3.3.1 Langkah-langkah Perancangan BPF Timing	23
3.3.2 Langkah-langkah Perancangan BPF Navigasi	29
3.3.3 Langkah-langkah Perancangan BPF Paging	35
3.4 Perancangan Impedance Matching	41
3.5 Pencarian Komponen dan Pembuatan PCB	42
3.6 Prosedur Pengukuran	43
BAB IV PENGUKURAN DAN ANALISIS	
4.1 Hasil Pengukuran BPF Timing (98.5-101.5 KHz)	44
4.1.1 Analisis Hasil Pengukuran BPF Timing (98.5-101.5 KHz)	44
4.2 Hasil Pengukuran BPF Navigasi (98.5-101.5 KHz)	45
4.2.1 Analisis Hasil Pengukuran BPF Navigasi (98.5-101.5 KHz)	45
4.3 Hasil Pengukuran BPF Paging (106.5-109.5 KHz)	46
4.3.1 Analisis Hasil Pengukuran BPF Paging (106.5-109.5 KHz)	47
4.4 Analisis Hasil Pengukuran Seluruh BPF	47
BAB V PENUTUP	
5.1 Kesimpulan	49
5.2 Saran	49
Daftar Pustaka	
Lampiran A	
Lampiran B	
Lampiran C	