

**PERANCANGAN DAN IMPLEMENTASI  
ENCODER DECODER KODE BCH (15,7)  
BERBASIS FPGA (*FIELD PROGRAMMABLE GATE ARRAY*)**

*(DESIGN AND IMPLEMENTATION OF FPGA  
(FIELD PROGRAMMABLE GATE ARRAY) BASED  
BCH (15,7) CODE ENCODER DECODER)*

**TUGAS AKHIR**

Diajukan sebagai syarat untuk memperoleh gelar  
Sarjana Teknik pada program studi Teknik Telekomunikasi  
Institut Teknologi Telkom

Oleh :

**EDI SUPRIYANTO**

**111060298**



**INSTITUT TEKNOLOGI  
TELKOM**

**FAKULTAS ELEKTRO DAN KOMUNIKASI  
INSTITUT TEKNOLOGI TELKOM  
BANDUNG  
2011**