

Perancangan dan Implementasi Encoder Decoder

STBC MIMO 4x4 berbasis FPGA

*(Design and Implementation of Encoder Decoder STBC MIMO 4x4 Based on
FPGA)*

TUGAS AKHIR

Disusun sebagai syarat untuk memperoleh gelar

Sarjana Teknik pada Program Studi Teknik Telekomunikasi

Institut Teknologi Telkom

oleh

Isnan Arif Wicaksono

111080062



**INSTITUT TEKNOLOGI
TELKOM**

FAKULTAS ELEKTRO DAN KOMUNIKASI

INSTITUT TEKNOLOGI TELKOM

BANDUNG

2012