

DAFTAR ISI

LEMBAR JUDUL	
LEMBAR PENGESAHAN	
ABSTRAK	i
KATA PENGANTAR	ii
DAFTAR ISI	iv
DAFTAR GAMBAR	vii
DAFTAR TABEL	ix
DAFTAR ISTILAH	x
BAB I PENDAHULUAN	1
1.1 Latar Belakang Permasalahan	1
1.2 Maksud dan Tujuan	3
1.3 Perumusan dan Pembatasan Masalah	3
1.4 Metodologi Penelitian	4
1.5 Sistematika Penulisan	4
BAB II FRAME RELAY DAN ATM	5
2.1 Frame Relay	5
2.1.1 Konsep Frame Relay	5
2.1.2 Arsitektur Dasar Frame Relay	7
2.1.2.1 Format Frame	8
2.1.2.2 Kontrol Kongesti Frame Relay	10

2.2 ATM	13
2.2.1 Konsep ATM	13
2.2.2 <i>ATM Adaption Layer (AAL)</i>	14
2.2.3 Lapis ATM (<i>ATM Layer</i>)	17
2.2.4 Lapis fisik (<i>Physical Layer</i>)	19
2.2.5 <i>Virtual Path dan Virtual Channel ATM</i>	19
2.2.6 Kontrol Trafik ATM	20
BAB III MEKANISME KONTROL TRAFIK FRAME RELAY	
MELALUI JARINGAN ATM	21
3.1 Layanan Frame Relay Melalui Jaringan ATM	21
3.2 Kontrol Trafik Jaringan ATM	22
3.2.1 Fungsi Dasar Kontrol Trafik ATM	22
3.2.2 <i>Usage Parameter Control (UPC)</i>	24
3.2.3 Mekanisme UPC Berdasarkan <i>Leaky Bucket</i>	27
3.2.4 Model Trafik Sumber	29
3.3 Kontrol Trafik Frame Relay Pada Jaringan ATM	30
3.3.1 Kontrol Trafik Dalam Mode Frame	30
3.3.2 Kontrol Trafik Dalam Mode Sel	32
BAB IV PERBANDINGAN IMPLEMENTASI MODE FRAME	
DAN MODE SEL	35
4.1 Disain Mode Frame dan Sel	35
4.1.1 Mode Frame	35
4.2.2 Mode Sel	37
4.2 Pemodelan Trafik	38
4.3 Metodologi Simulasi	40

4.4 Hasil Simulasi	41
BAB V KESIMPULAN	47
5.1 Kesimpulan	48
5.2 Saran	49
DAFTAR PUSTAKA	xii
LAMPIRAN	