

**SIMULASI ALGORITMA KRIPTOGRAFI BERBASIS
CHAOTIC KOLMOGOROV FLOWS
PADA FIELD PROGRAMMABLE GATE ARRAY (FPGA)**

*SIMULATION OF CRYPTOGRAPHIC ALGORITHM BASED ON
CHAOTIC KOLMOGOROV FLOWS
ON FIELD PROGRAMMABLE GATE ARRAY (FPGA)*

TUGAS AKHIR

Diajukan Sebagai Syarat untuk Memperoleh Gelar Sarjana
Pada Jurusan Teknik Elektro Telekomunikasi
Sekolah Tinggi Teknologi Telkom

oleh :

RYAN ISMARADITYA

NIM : 111990158



**JURUSAN TEKNIK ELEKTRO
SEKOLAH TINGGI TEKNOLOGI TELKOM**

BANDUNG

2004