

DAFTAR ISI

ABSTRAK.....	i
ABSTRACT.....	ii
KATA PENGANTAR.....	iii
DAFTAR ISI.....	iv
DAFTAR GAMBAR.....	vii
DAFTAR TABEL.....	viii
DAFTAR ISTILAH.....	ix
BAB I PENDAHULUAN.....	1
1.1 Latar Belakang.....	1
1.2 Rumusan Masalah.....	2
1.3 Tujuan Tugas Akhir.....	2
1.4 Batasan Masalah.....	2
1.5 Metodologi.....	3
BAB II DASAR TEORI	4
2.1 Dasar Teori.....	4
2.2 Processor intel.....	4
2.2.1 Register.....	4
2.2.1.1 Register umum.....	4
2.2.1.2 Register flag.....	5
2.2.1.3 Register manajemen memori	7
2.2.1.4 Register kontrol.....	7
2.2.1.5 Register debug.....	8
2.2.1.6 Registern test.....	8
2.2.2 Manajemen memori.....	8
2.2.2.1 Segmentasi.....	9
2.2.2.2 Paging.....	10

2.3	Sistem operasi.....	11
2.3.1	Proses.....	11
2.3.1.1	Komunikasi antar proses.....	12
2.3.1.2	Penjadwalan.....	12
2.3.2	Manajemen memori.....	13
2.3.3	Sistem file.....	14
BAB III	PERANCANGAN	15
3.1	Arsitektur perancangan sistem operasi.....	15
3.2	Driver.....	17
3.2.1	Buffer dan driver blok.....	17
3.2.1.1	Buffer.....	18
3.2.1.2	Driver blok.....	19
3.2.2	Driver karakter.....	21
3.3	Perancangan proses.....	21
3.3.1	Perancangan struktur proses.....	21
3.3.2	Penjadwalan.....	25
3.3.3	Ruang alamat proses.....	26
3.3.4	Menentukan berapa lama proses akan dieksekusi.....	28
3.4	Manajemen memori.....	29
3.5	Sistem file.....	31
3.5.1	Struktur fisik.....	32
3.5.2	Struktur file.....	32
3.5.3	Akses file.....	34
3.6	Hubungan melalui interface.....	39
3.7	Perancangan load modul.....	40

BAB IV	IMPLEMENTASI DAN PENGUJIAN.....	42
4.1	Implementasi Sistem.....	42
4.1.1	Pemilihan perangkat keras.....	42
4.1.2	Pemilihan perangkat lunak.....	42
4.1.3	Penulisan program dan pengujian.....	42
4.1.4	Implementasi struktur data.....	43
4.1.5	Peta memori setelah inisialisasi (setelah system operasi jalan)...	46
4.1.6	Peta disket.....	48
4.2	Pengujian Sistem.....	48
4.2.1	Pengujian lf (lihat file).....	48
4.2.2	Pengujian lp (lihat proses).....	49
4.2.3	Pengujian buat (buat file).....	49
4.2.4	Pengujian hapus (hapus file).....	49
4.2.5	Pengujian bersih	50
4.2.6	Pengujian menjalankan program.....	50
4.2.7	Pengujian menyimpan ke disket.....	50
4.2.8	Pengujian membaca dari disket.....	51
4.3	Analisa.....	51
4.3.1	Delay.....	51
BAB V	KESIMPULAN DAN SARAN.....	55
5.1	Kesimpulan.....	55
5.2	Saran.....	55
	DAFTAR PUSTAKA.....	56