

Daftar Isi

ABSTRAK	I
ABSTRACT	II
LEMBAR PERSEMBAHAN	III
KATA PENGANTAR	IV
DAFTAR ISI.....	VI
DAFTAR GAMBAR.....	VII
DAFTAR TABEL.....	IX
DAFTAR ISTILAH	X
1. PENDAHULUAN.....	11
1.1 LATARBELAKANG	4
1.2 PERUMUSAN MASALAH	4
1.3 TUJUAN PENELITIAN.....	5
1.4 METODOLOGI PENYELESAIAN MASALAH	6
2. LANDASAN TEORI.....	7
2.1 JARINGAN HIGH SPEED.....	7
2.2 PREPLANNED RECOVER.....	11
2.3 QOS PADA JARINGAN KOMPUTE.....	12
3. ANALISIS DAN PERANCANGAN	21
3.1 ANALISIS SISTEM	13
3.1.1 TOPOLOGI SISTEM	13
3.1.2 PERANCANGAN SISTEM.....	13
3.1.3 PERANCANGAN PARAMETER.....	16
3.1.4 DIAGRAM ALUR ALGORITMA	17
3.1.4.1 ALGORITMA MFBG	17
3.1.4.2 ALGORITMA G-MFBG.....	20
3.1.4.2.1 ALGORITMA G-MFBGMINDELAY	20
3.1.4.2.2 ALGORITMA G-MFBGMINCOST	23
3.1.4.2.3 ALGORITMA G-MFBGMAXBANDWIDTH	26
3.2 PERANCANGAN SKENARIO SIMULASI	29
3.2.1 SKENARIO 1	29
3.2.2 SKENARIO 2	29
4. IMPLEMENTASI DAN PENGUJIAN	30
4.1 IMPLEMENTASI	30
4.1.1 IMPLEMENTASI HARDWARE DAN SOFTWARE	30
4.1.2 IMPLEMENTASI PADA JAVA	30
4.2 PENGUJIAN	31
4.2.1 HASIL UJI DAN ANALISIS	31
4.2.1.1 SKENARIO 1	31
4.2.1.2 SKENARIO 2	39
5. PENUTUP	51

5.1 KESIMPULAN	44
5.2 SARAN	44
REFERENSI.....	452