

## DAFTAR ISI

LembarPengesahan .....	3
Abstrak .....	4
Abstrack .....	5
Kata Pengantar .....	7
Ucapan Terima Kasih .....	8
Daftar Isi .....	9
Daftar Gambar .....	10
Daftar Tabel .....	12
Daftar Singkatan .....	13
Bab I Pendahuluan .....	14
1.1 Latar Belakang .....	14
1.2 Tujuan .....	14
1.3 Perumusan masalah.....	15
1.4 Pembatasan Masalah .....	15
1.5 Hipotesa awal .....	15
1.6 Metodologi penelitian .....	15
1.7 Sistematika Pembahasan .....	16
Bab II Landasan Teori .....	17
2.1 Arsitektur .....	17
2.2 Tipe station .....	18
2.3 Sub lapis MAC .....	18

2.4 Adaptive Fair EDCF .....	25
Bab III Perancangan Dan Skenario Simulasi .....	29
3.1.1 Perencanaan Desain Pengujian .....	29
3.1.2 Network simulator .....	29
3.1.3 Komponen hardware .....	30
3.2 Penentuan scenario .....	32
3.2.1 Konfigurasi EDCF dan Adaptive Fair EDCF .....	32
3.2.2 Skenario pembentukan node .....	34
3.3 Tahap metric yang akan dianalisis .....	35
3.4 Pengambilan data simulasi .....	36
Bab IV Analisis .....	37
4.1 Analisis <i>Throughput</i> delay dan packet lost pada skema EDCF .....	37
4.1.1 Analisis thourghtput .....	37
4.1.2 Analisis pada Delay .....	38
4.1.3 Analisis packet lost .....	39
4.2 Analisis pada skema Adaptif Fair EDCF .....	40
4.2.1.a Analisis thourghtput .....	41
4.2.1.b Analisis pada Delay .....	42
4.2.1.c Analisis packet lost .....	43
4.3 Analisis perbandingan antara skema EDCF dengan Adaptif Fair EDCF .....	44
4.3.1 Analisis thourghtput .....	44
4.3.2 Analisis pada Delay .....	45
4.3.3 Analisis packet lost .....	46
Bab V Kesimpulan dan saran .....	48

5.1 Kesimpulan .....	48
5.2 Saran .....	48
Daftar Pustaka .....	49