

Daftar Isi

ABSTRAK	I
ABSTRACT	II
LEMBAR PERSEMBAHAN	III
KATA PENGANTAR	IV
DAFTAR ISI.....	V
DAFTAR GAMBAR.....	VII
DAFTAR TABEL.....	VIII
DAFTAR ISTILAH	IX
1. PENDAHULUAN.....	1
1.1 LATAR BELAKANG	1
1.2 PERUMUSAN MASALAH	1
1.3 TUJUAN.....	2
1.4 HIPOTESA.....	2
1.5 BATASAN MASALAH.....	2
1.6 METODOLOGI PENYELESAIAN MASALAH.....	3
1.7 SISTEMATIKA PENULISAN	4
2. DASAR TEORI	5
2.1 ALGORITMA KRIPTOGRAFI RC4.....	5
2.2 BIT FLIPPING ATTACK.....	6
2.3 CYCLIC REDUDANCY CHECK (CRC).....	8
2.4 INITIALIZATION VECTOR (IV)	11
2.5 LINIER FEEDBACK SHIFT REGISTER (LFSR)	12
2.6 AVALANCHE EFFECT.....	13
3. ANALISA DAN PERANCANGAN SISTEM.....	15
3.1 GAMBARAN UMUM SISTEM	15
3.2 ANALISIS KEBUTUHAN SISTEM	16
3.2.1 <i>Analisis Kebutuhan Fungsional</i>	16
3.3 PERANCANGAN SISTEM.....	17
3.3.1 <i>Skema Proses Sistem</i>	17
4. IMPLEMENTASI.....	21
4.1 PROSES ENKRIPSI DAN DESKRIPSI	21
4.1.1 <i>Proses Enkripsi</i>	21
4.1.2 <i>Proses Dekripsi</i>	23
4.1.3 <i>Proses Penghitungan Avalanche Effect</i>	25
5. PENGUJIAN DAN ANALISA	26
5.1 PENGUJIAN	26
5.1.1 <i>Skenario Pengujian</i>	26
5.2 HASIL PENGUJIAN	28
5.2.1 <i>Hasil Pengujian Skenario 1 (Analisa Serangan Bit Flipping Attack)</i>	28
5.2.2 <i>Hasil Pengujian Skenario 2 (Avalanche Effect algoritma RC4)</i>	29
5.2.3 <i>Hasil Pengujian Skenario 3 (Waktu proses algoritma RC4)</i>	32
5.3 ANALLISA HASIL PENGUJIAN.....	33
5.3.1 <i>Analisa Pengujian Skenario 1 (Analisa Serangan Bit Flipping Attack)</i>	33
5.3.2 <i>Analisa Pengujian Skenario 2 (Avalanche Effect algoritma RC4)</i>	35
5.3.3 <i>Analisa Pengujian Skenario 3 (Waktu proses algoritma RC4)</i>	37

6. KESIMPULAN DAN SARAN	40
6.1 KESIMPULAN.....	40
6.2 SARAN	41
DAFTAR PUSTAKA	42