

## DAFTAR ISI

ABSTRACT		i
ABSTRAKSI		ii
KATA PENGANTAR		iii
DAFTAR ISI		v
DAFTAR GAMBAR		viii
DAFTAR TABEL		xi
DAFTAR SINGKATAN		xii
DAFTAR ISTILAH		xiii
<b>BAB I</b>	<b>PENDAHULUAN</b>	
1.1	Latar Belakang	1
1.2	Tujuan Penelitian	1
1.3	Rumusan Masalah	2
1.4	Batasan Masalah	2
1.5	Metode Penelitian	2
1.6	Sistematika Penulisan	3
<b>BAB II</b>	<b>DASAR TEORI</b>	
2.1	<i>Spread Spectrum</i>	5
2.2	Prinsip Kerja DS-SS CDMA	6
	2.2.1 <i>Code Division Multiple Access (CDMA)</i>	6
	2.2.2 <i>Direct Sequence Spread Spectrum</i>	6
2.3	Pembangkitan Kode	9
2.4	Proses <i>Multiple Access</i> DS-SS CDMA untuk 3 user	12
	2.4.1 Bagian Pengirim	12
	2.4.2 Bagian Penerima	16
2.5	<i>Binary Phase Shift Keying (BPSK)</i>	19
	2.5.1 Modulasi BPSK	19
	2.5.2 Demodulasi BPSK	21

2.6	Counter	22
2.6.1	Counter Sinkron	23
2.6.2	Counter Asinkron	24
<b>BAB III PERANCANGAN DAN REALISASI</b>		
3.1	Pengantar	26
3.2	<i>Clock Code</i> dan <i>Clock Data</i>	27
3.2.1	<i>Clock Code</i>	28
3.2.2	<i>Clock Data</i>	29
3.3	PRG Data	29
3.4	PRG <i>Code</i>	31
3.5	XOR	32
3.6	<i>Combiner</i>	32
3.7	<i>Voltage Comparator</i>	33
3.8	Mixer	34
3.9	Osilator	35
3.10	<i>Low Pass Filter (LPF)</i>	37
<b>BAB IV PENGUKURAN DAN ANALISA</b>		
4.1	Pengukuran dan Analisa Kit Pengirim DS-SS CDMA	
4.1.1	Pengukuran <i>Clock Code</i>	41
4.1.2	Pengukuran <i>Clock Data</i>	42
4.1.3	Pengukuran PRG Data	43
4.1.4	Pengukuran PRG <i>Code</i>	46
4.1.5	Pengukuran XOR	49
4.1.6	Pengukuran <i>Combiner</i>	54
4.2	Pengukuran dan Analisa Kit Penerima DS-SS CDMA	
4.2.1	Pengukuran XOR	55
4.2.2	Pengukuran <i>Voltage Comparator</i>	55

<b>BAB V</b>	<b>PENUTUP</b>	
5.1	Kesimpulan	57
5.2	Saran	57

## **DAFTAR PUSTAKA**

### **LAMPIRAN**

LAMPIRAN A Schematic Rangkaian Secara Keseluruhan

LAMPIRAN B Tabel Umpan Balik Register Geser

LAMPIRAN C Data Sheet Komponen