

## DAFTAR ISI

JUDUL.....	i
LEMBAR PENGESAHAN.....	ii
ABSTRACT.....	iii
ABSTRAKSI.....	iv
KATA PENGANTAR.....	v
DAFTAR ISI.....	vii
DAFTAR GAMBAR.....	x
DAFTAR TABEL.....	xii

### **BAB I PENDAHULUAN**

1.1 Latar Belakang.....	1
1.2 Maksud dan Tujuan Penelitian.....	2
1.3 Rumusan Masalah.....	2
1.4 Batasan Masalah.....	2
1.5 Metodologi Penelitian.....	3
1.6 Sistematika Penulisan.....	4

### **BAB II LANDASAN TEORI**

2.1 Tsunami.....	5
2.2 Prinsip Kerja Sistem.....	9
2.3 Komponen Penyusun.....	10
2.3.1 Pemodelan Rangkaian Pendekripsi.....	10
2.3.2 Rangkaian Radio.....	14
2.3.3 Rangkaian Penerima.....	17

**BAB III PERANCANGAN DAN SIMULASI**

3.1 Urutan Realisasi Sistem.....	20
3.2 Perancangan Sistem.....	21
3.3 Spesifikasi Teknis.....	28
2.4 Perhitungan Konsumsi Tegangan Sistem.....	28

**BAB IV ANALISA HASIL PENGUKURAN**

4.1 Pemodelan Rangkaian Pendekripsi.....	30
4.1.1. Clamper.....	30
4.1.2. OPAMP <i>Non Inverting Amplifier</i> .....	31
4.1.3. DAC ( <i>Digital to Analog Converter</i> ).....	33
4.1.4. <i>Multiplexer</i> .....	34
4.2 Komponen Radio.....	35
4.2.1. Modulator FSK.....	36
4.2.2. Demodulator FSK.....	36
4.7 Rangkaian Penerima (BMG).....	38

**BAB V KESIMPULAN DAN SARAN**

5.1 Kesimpulan.....	39
5.2 Saran.....	40

**DAFTAR PUSTAKA****LAMPIRAN**