

## DAFTAR ISI

Halaman Judul	i
Lembar Pengesahan	ii
Halaman Orisinalitas	iii
Abstract	iv
Abstrak	v
Kata Pengantar	vi
Ucapan Terima Kasih	vii
Daftar Isi	ix
Daftar Gambar	xi
Daftar Tabel	xii
Daftar Lampiran	xiii
<b>BAB I PENDAHULUAN</b>	
1.1 Latar Belakang	1
1.2 Rumusan Masalah	1
1.3 Maksud dan Tujuan Penulisan	1
1.4 Batasan Masalah	2
1.5 Metode Penelitian	2
1.6 Sistematika Penulisan	3
<b>BAB II LANDASAN TEORI</b>	
2.1 Jam Digital	4
2.2 Microcontroller AT89C51	4
2.2.1 Port Paralel Mikrokontroler AT89C51	6
2.2.2 Timer dan Counter pada AT89C51	8
2.2.3 Interupsi pada AT89C51	11
2.2.4 Komunikasi Serial pada AT89C51	18
2.3 LCD	23
2.4 Catu Daya	25

### **BAB III PERANCANGAN DAN REALISASI ALAT**

3.1	Spesifikasi Sistem	26
3.2	Prinsip Kerja Sistem	26
3.3	Rangkaian Microcontroller	27
3.4	Rangkaian Catu Daya	28
3.7	Perancangan Software	29
3.7.1	Perancangan Flowchart Program	29

### **BAB IV PENGUJIAN DAN ANALISA**

4.1	Pengujian Setiap Blok Rangkaian	34
4.1.1	Pengujian Catu Daya	34
4.1.1	Pengujian Microcontroller	34
4.1.1	Pengujian LCD	41

### **BAB V KESIMPULAN DAN SARAN**

5.1	Kesimpulan	42
5.2	Saran	42

### **DAFTAR PUSTAKA**