

DAFTAR ISI

ABSTRAK	iv
ABSTRACT	v
KATA PENGANTAR	vi
UCAPAN TERIMA KASIH	vii
DAFTAR ISI	viii
DAFTAR GAMBAR	x
DAFTAR TABEL	xi
BAB I PENDAHULUAN	1
1.1 Latar Belakang.....	1
1.2 Perumusan Masalah	1
1.3 Tujuan	2
1.4 Batasan Masalah	2
1.5 Metode Penelitian	2
1.6 Sistematika Penulisan	3
BAB II DASAR TEORI	4
2.1 Konstruksi Kabel Fiber Optic ^[1]	4
2.1.1 Spesifikasi Kabel optik ^[1]	5
2.2 Mikrokontroller Atmega 8535 ^[2]	6
2.2.1 Arsitektur Mikrokontroller Atmega 8535 ^[2]	6
2.2.2 Peta Memori ^[2]	8
2.2.3 PORT I/O ^[2]	9
2.3 Reed Switch ^[3]	9
2.4 Solar Cell ^[4]	10
2.5 Modem GSM ^[5]	13
2.6 Solar charge controller ^[6]	14
2.7 Baterai <i>lead acid</i> ^[7]	15
2.8 IC LM393 ^[8]	16
BAB III DESAIN DAN REALISASI SISTEM	18
3.1 Diagram Blok Sistem.....	18
3.2 Perancangan <i>Hardware</i>	19
3.2.1 Konfigurasi Sistem Minimum ATMega 8535	19

3.2.2	Perancangan Blok Sensor <i>Reed Switch</i>	20
3.2.3	Perangkaian IC LM 393	21
3.2.4	Konfigurasi <i>Solar Charge Controller</i>	21
3.2.5	Konfigurasi Modem GSM Wavecom Fastrack	22
3.2.6	Perancangan Kotak Mekanik	23
3.3	Perancangan <i>Software</i> Menggunakan Bahasa CVAVR	23
BAB IV PENGUJIAN DAN ANALISA	26
4.1	Pengujian Sensor Reed Switch.....	26
4.2	Pengujian Sistem pengiriman Sms	26
4.3	Pengujian Blok Catu Daya	27
4.3.1	Pengujian Modul <i>Solar Cell</i>	27
4.3.2	Pengujian Baterai Control Regulator.....	28
4.3.3	Perhitungan Daya	29
BAB V KESIMPULAN DAN SARAN	31
5.1	Kesimpulan.....	31
5.2	Saran	31
DAFTAR PUSTAKA	1
LAMPIRAN A	Gambar Skematik Rangkaian	
LAMPIRAN B	Program Bahasa C Mikrokontroller ATMega 8535	
LAMPIRAN C	Datasheet Komponen	
LAMPIRAN D	Foto Hardware	