

**PENGUJIAN DAN VERIFIKASI DESAIN PENERIMA
FM DIGITAL PADA FPGA**

(Verification and testing of FPGA-based *Digital FM Receiver Design*)

PROYEK AKHIR

Disusun untuk memenuhi Syarat
Menyelesaikan Pendidikan pada Program D3 Teknik Telekomunikasi
Institut Teknologi Telkom

Disusun Oleh :

RAHMAT SOPIAN

611091013



**INSTITUT TEKNOLOGI
TELKOM**

FAKULTAS ELEKTRO DAN KOMUNIKASI

INSTITUT TEKNOLOGI TELKOM

BANDUNG

2012